

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ  
ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ  
ВЫСШЕГО ОБРАЗОВАНИЯ

«БРАТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ»

**Кафедра информатики и прикладной математики**

УТВЕРЖДАЮ:

Проректор по учебной работе

\_\_\_\_\_ Е.И. Луковникова

«\_\_\_\_\_» \_\_\_\_\_ 201\_\_ г.

**РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ**

**АРХИТЕКТУРА КОМПЬЮТЕРОВ**

**Б1.Б.10**

**НАПРАВЛЕНИЕ ПОДГОТОВКИ**

**01.03.02 Прикладная математика и информатика**

**ПРОФИЛЬ ПОДГОТОВКИ**

**Инженерия программного обеспечения**

Программа академического бакалавриата

Квалификация (степень) выпускника: бакалавр

<b>1. ПЕРЕЧЕНЬ ПЛАНИРУЕМЫХ РЕЗУЛЬТАТОВ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ, СООТНЕСЕННЫХ С ПЛАНИРУЕМЫМИ РЕЗУЛЬТАТАМИ ОСВОЕНИЯ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ .....</b>	<b>3</b>
<b>2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ .....</b>	<b>4</b>
<b>3. РАСПРЕДЕЛЕНИЕ ОБЪЕМА ДИСЦИПЛИНЫ</b>	<b>4</b>
3.1 Распределение объёма дисциплины по формам обучения.....	4
3.2 Распределение объёма дисциплины по видам учебных занятий и трудоемкости .....	4
<b>4. СОДЕРЖАНИЕ ДИСЦИПЛИНЫ .....</b>	<b>5</b>
4.1 Распределение разделов дисциплины по видам учебных занятий .....	5
4.2 Содержание дисциплины, структурированное по разделам и темам .....	6
4.3 Лабораторные работы.....	9
4.4 Практические занятия.....	9
4.5. Контрольные мероприятия: курсовой проект (курсовая работа), контрольная работа, РГР, реферат.....	9
<b>5. МАТРИЦА СООТНЕСЕНИЯ РАЗДЕЛОВ УЧЕБНОЙ ДИСЦИПЛИНЫ К ФОРМИРУЕМЫМ В НИХ КОМПЕТЕНЦИЯМ И ОЦЕНКЕ РЕЗУЛЬТАТОВ ОСВОЕНИЯ ДИСЦИПЛИНЫ .....</b>	<b>10</b>
<b>6. ПЕРЕЧЕНЬ УЧЕБНО-МЕТОДИЧЕСКОГО ОБЕСПЕЧЕНИЯ ДЛЯ САМОСТОЯТЕЛЬНОЙ РАБОТЫ ОБУЧАЮЩИХСЯ ПО ДИСЦИПЛИНЕ</b>	<b>11</b>
<b>7. ПЕРЕЧЕНЬ ОСНОВНОЙ И ДОПОЛНИТЕЛЬНОЙ ЛИТЕРАТУРЫ, НЕОБХОДИМОЙ ДЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ.....</b>	<b>11</b>
<b>8. ПЕРЕЧЕНЬ РЕСУРСОВ ИНФОРМАЦИОННО – ТЕЛЕКОММУНИКАЦИОННОЙ СЕТИ «ИНТЕРНЕТ» НЕОБХОДИМЫХ ДЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ .....</b>	<b>12</b>
<b>9. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ.....</b>	<b>12</b>
9.1. Методические указания для обучающихся по выполнению лабораторных работ	13
<b>10. ПЕРЕЧЕНЬ ИНФОРМАЦИОННЫХ ТЕХНОЛОГИЙ, ИСПОЛЬЗУЕМЫХ ПРИ ОСУЩЕСТВЛЕНИИ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ПО ДИСЦИПЛИНЕ .....</b>	<b>18</b>
<b>11. ОПИСАНИЕ МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЙ БАЗЫ, НЕОБХОДИМОЙ ДЛЯ ОСУЩЕСТВЛЕНИЯ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ПО ДИСЦИПЛИНЕ .....</b>	<b>19</b>
<b>Приложение 1. Фонд оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине.....</b>	<b>20</b>
<b>Приложение 2. Аннотация рабочей программы дисциплины .....</b>	<b>24</b>
<b>Приложение 3. Протокол о дополнениях и изменениях в рабочей программе .....</b>	<b>25</b>

# 1. ПЕРЕЧЕНЬ ПЛАНИРУЕМЫХ РЕЗУЛЬТАТОВ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ, СООТНЕСЕННЫХ С ПЛАНИРУЕМЫМИ РЕЗУЛЬТАТАМИ ОСВОЕНИЯ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

## Вид деятельности выпускника

Дисциплина охватывает круг вопросов, относящихся к проектной и производственно - технологической видам профессиональной деятельности выпускника в соответствии с компетенциями и видами деятельности, указанными в учебном плане.

## Цель дисциплины

Освоение принципов построения и функционирования базовых архитектур ЭВМ.

## Задачи дисциплины

- образование системы сведений о базовых принципах построения вычислительных машин;
- ознакомление с современными тенденциями развития вычислительной техники;
- овладение навыками оценки и выбора аппаратной части информационных систем.

Код компетенции	Содержание компетенций	Перечень планируемых результатов обучения по дисциплине
1	2	3
ОПК-1	способность использовать базовые знания естественных наук, математики и информатики, основные факты, концепции, принципы теорий, связанных с прикладной математикой и информатикой	<p><b>знать:</b></p> <ul style="list-style-type: none"> <li>– современные тенденции развития вычислительной техники;</li> <li>– классификацию вычислительных машин и систем;</li> </ul> <p><b>уметь:</b></p> <ul style="list-style-type: none"> <li>– осуществлять выбор архитектуры вычислительной системы для решения практических задач;</li> </ul> <p><b>владеть:</b></p> <ul style="list-style-type: none"> <li>– навыками программирования на языке ассемблер.</li> </ul>
ОПК-3	способностью к разработке алгоритмических и программных решений в области системного и прикладного программирования, математических, информационных и имитационных моделей, созданию информационных ресурсов глобальных сетей, образовательного контента, прикладных баз данных, тестов и средств тестирования систем и средств на соответствие стандартам и исходным требованиям	<p><b>знать:</b></p> <ul style="list-style-type: none"> <li>– характеристики вычислительных машин и систем;</li> <li>– архитектуру систем команд;</li> </ul> <p><b>уметь:</b></p> <ul style="list-style-type: none"> <li>– осуществлять выбор аппаратной части информационной системы;</li> </ul> <p><b>владеть:</b></p> <ul style="list-style-type: none"> <li>– навыками оценки аппаратной части информационной системы.</li> </ul>

## 2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

Дисциплина Б1.Б.10 «Архитектура компьютеров» относится к базовой части.

Дисциплина «Архитектура компьютеров» базируется на знаниях, полученных при изучении дисциплин общеобразовательных программ.

Дисциплина «Архитектура компьютеров» представляет основу для изучения дисциплины «Операционные системы», «Микропроцессорная техника».

Такое системное междисциплинарное изучение направлено на достижение требуемого ФГОС уровня подготовки по квалификации бакалавр.

## 3. РАСПРЕДЕЛЕНИЕ ОБЪЕМА ДИСЦИПЛИНЫ

### 3.1. Распределение объема дисциплины по формам обучения

Форма обучения	Курс	Семестр	Трудоемкость дисциплины в часах						Курсовая работа (проект), контрольная работа, реферат, РГР	Вид промежуточной аттестации
			Всего часов (с экз.)	Аудиторных часов	Лекции	Лабораторные работы	Семинары	Практические занятия		
1	2	3	4	5	6	7	8	9	10	11
Очная	1	1	144	51	17	34	–	57	–	экзамен
Заочная	–	–	–	–	–	–	–	–	–	–
Заочная (ускоренное обучение)	–	–	–	–	–	–	–	–	–	–
Очно-заочная	–	–	–	–	–	–	–	–	–	–

### 3.2. Распределение объема дисциплины по видам учебных занятий и трудоемкости

Вид учебных занятий	Трудоемкость (час.)	в т.ч. в интерактивной, активной, инновационной формах, (час.)	Распределение по семестрам, час
			6
1	2	3	4
<b>I. Контактная работа обучающихся с преподавателем (всего)</b>	51	–	51
Лекции (Лк)	17	–	17
Лабораторные работы (ЛР)	34	–	34
<b>II. Самостоятельная работа обучающихся (СР)</b>	57	–	57
Подготовка к лабораторным работам	34	–	34
Подготовка к экзамену в течение семестра	23	–	23
<b>III. Промежуточная аттестация экзамен</b>	36	–	36
Общая трудоемкость дисциплины час.	144	–	144
зач. ед.	4	–	4

## 4. СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

### 4.1. Распределение разделов дисциплины по видам учебных занятий

- для очной формы обучения:

№ раздела и темы	Наименование раздела и тема дисциплины	Трудоемкость, (час.)	Виды учебных занятий, включая самостоятельную работу обучающихся и трудоемкость; (час.)		
			учебные занятия		самостоятельная работа обучающихся
			лекции	лабораторные работы	
1	2	3	4	5	6
<b>1.</b>	<b>Концепция вычислительной машины с хранимой в памяти программой</b>	<b>9</b>	<b>2</b>	<b>2</b>	<b>5</b>
1.1.	Концепция фон Неймана построения вычислительной машины	9	2	2	5
<b>2.</b>	<b>Архитектура систем команд</b>	<b>26</b>	<b>4</b>	<b>8</b>	<b>14</b>
2.1.	Классификация архитектур систем команд	6	1	2	3
2.2	Типы и форматы операндов	7	1	2	4
2.3	Типы команд	6	1	2	3
2.4	Форматы команд	7	1	2	4
<b>3.</b>	<b>Функциональная организация ЭВМ</b>	<b>26</b>	<b>4</b>	<b>8</b>	<b>14</b>
3.1	Функциональна схема вычислительной машины	13	2	4	7
3.2	Цикл команды	13	2	4	7
<b>4.</b>	<b>Память</b>	<b>26</b>	<b>4</b>	<b>8</b>	<b>14</b>
4.1	Организация памяти в ВМ	6	1	2	3
4.2	Основная память	7	1	2	4
4.3	Кэш-память	7	1	2	4
4.4	Внешняя память	6	1	2	3
<b>5.</b>	<b>Система ввода/вывода</b>	<b>21</b>	<b>3</b>	<b>8</b>	<b>10</b>
5.1	Внешние устройства	10	1	4	5
5.2	Методы управления вводом/выводом	11	2	4	5
	<b>ИТОГО</b>	<b>108</b>	<b>17</b>	<b>34</b>	<b>57</b>

#### 4.2. Содержание дисциплины, структурированное по разделам и темам

<i>№ раздела и темы</i>	<i>Наименование раздела и темы дисциплины</i>	<i>Содержание лекционных занятий</i>	<i>Вид занятия в интерактивной, активной, инновационной формах, (час.)</i>
<i>1</i>	<i>2</i>	<i>3</i>	<i>4</i>
1.	<b>Концепция вычислительной машины с хранимой в памяти программой</b>		–
1.1.	Концепция фон Неймана построения вычислительной машины	<b>Базовые принципы организации ВМ:</b> Принцип двоичного кодирования. Кодирование команд. Представление данных в ЭВМ. Различные типы данных. Принцип программного управления. Последовательное выполнение команд. Команды условного и безусловного перехода. Принцип однородности памяти. Неразличимость команд и данных в памяти. Интерпретация программ. Принцип адресности. Структура основной памяти. Адресный доступ к ячейкам памяти. <b>Архитектура фон Неймана:</b> Структура фон-неймановской вычислительной машины. Назначение основных блоков. Понятие и состав процессора. Характеристика типа связи между блоками. Структура ВМ с непосредственными связями. Достоинства и недостатки структуры. Структура ВМ на базе общей шины. Понятие общей шины. Понятие модуля. Ограничения структуры ВМ на базе общей шины.	–
2.	<b>Архитектура систем команд</b>		–
2.1.	Классификация архитектур систем команд	<b>Классификация систем команд:</b> Классификация по составу и сложности команд. Архитектуры CISC, RISC, VLIW. Характеристики системы команд. Сравнительный анализ архитектур. Классификация по месту хранения операндов. Понятие об арифметико-логическом устройстве. Регистры данных. Стековая архитектура. Аккумуляторная архитектура. Регистровая архитектура. Архитектура с выделенным доступом к памяти.	–
2.2	Типы и форматы операндов	<b>Базовые типы операндов:</b> Числовая информация. Целые и вещественные типы. Кодирование данных в ЭВМ. Формат с фиксированной запятой. Упакованные целые числа. Формат с плавающей запятой. Стандарт IEEE 754. Упакованные числа с плавающей запятой. Ограничение форматов. Символьная информация. Таблицы кодировки символов. Кодировки Unicode. Логические данные. Представление логических данных в памяти. Строки. Ограничители строковых данных.	–

1	2	3	4
		<p><b>Производные типы:</b> Графическая информация. Способы формирования статического изображения. Растровое изображение. Представление графической информации в памяти. Матричные графические форматы. Векторное изображение. Варианты слайнов. Векторные графические форматы. Видеоинформация. Аудиоинформация. Аналого-цифровое и цифро-аналоговое преобразование.</p>	–
2.3	Типы команд	<p><b>Типы команд:</b> Команды пересылки данных. Источники данных. Приемники данных. Единицы пересылки данных. Команды арифметической и логической обработки. Операции с целыми числами. Операции с числами в формате с плавающей запятой. Операции сдвигов. Команды преобразования. Команды ввода/вывода. Команды управления потоком команд. Команды безусловного перехода. Команды условного перехода. Вызовы процедур и возврат из процедуры</p>	–
2.4	Форматы команд	<p><b>Форматы команд:</b> Обобщенный формат команды. Длина команды. Разрядность полей команды. Разрядность адресной части. Количество адресов в команде. Способы адресации операндов. Непосредственная адресация. Прямая адресация. Косвенная адресация. Регистровая адресация. Адресация со смещением. Распространенность различных видов адресации. Способы адресации в командах управления потоком команд.</p>	–
3.	<b>Функциональная организация ЭВМ</b>		–
3.1	Функциональная схема вычислительной машины	<p><b>Функциональная схема вычислительной машины:</b> Устройство управления. Назначение и режимы работы счетчика команд. Указатель стека. Регистр команд. Использование адресной части регистра команд. Дешифратор команд. Микропрограммный автомат. Арифметико-логическое устройство. Регистр флагов. Формирование флагов. Регистры хранения данных. Основная память. Основные операции с ячейками памяти. Модуль ввода/вывода. Понятие адресного пространства внешних устройств. Порты ввода/вывода.</p>	–
3.2	Цикл команды	<p><b>Цикл команды:</b> Стандартный цикл команды. Обязательные этапы. Выборка команды. Формирование адреса следующей команды. Декодирование команд. Вычисление адресов операндов. Выборка операндов. Исполнение операции. Запись результата. Машинный цикл с косвенной адресацией. Машинный цикл с прерыванием. Взаимодействие внешнего устройства и процессора. Запрос на прерывание. Идентификация запроса. Обработчик запроса на прерывание. Контекст программы.</p>	–
4.	<b>Память</b>		–
4.1	Организация памяти в ВМ	<p><b>Организация памяти в ВМ:</b> Характеристика систем памяти. Методы доступа. Физические особенности ЗУ. Требования к системе памяти.</p>	–

1	2	3	4
		Принцип локальности по обращению. Пространственная локальность программ, пространственная локальность данных, временная локальность. Иерархия запоминающих устройств. Основные закономерности. Время доступа, ёмкость, стоимость. Представление информации в виде блоков. Оценка эффективности организации памяти. Характеристика уровней иерархии памяти.	–
4.2	Основная память	<b>Основная память:</b> Блочная организация основной памяти. Модуль памяти. Банк памяти. Расслоение памяти. Организация микросхем памяти. Режимы обращения к ячейкам памяти. Оперативные запоминающие устройства. Статическая и динамическая оперативная память. Постоянные запоминающие устройства. Типы ПЗУ. Флэш-память. Специальные типы оперативной памяти. Память с множественным доступом. Память типа очередь.	–
4.3	Кэш-память	<b>Кэш-память:</b> Назначение и характеристики кэш-памяти. Оценка эффективности работы кэш-памяти. Емкость кэш-памяти. Размер строки. Способы отображения оперативной памяти на кэш-память. Прямое отображение. Ассоциативное отображение. Алгоритмы замещения информации в заполненной кэш-памяти. Алгоритмы согласования содержимого кэш-памяти и основной памяти. Смешанная и разделенная кэш-память. Многоуровневая кэш-память.	–
4.4	Внешняя память	<b>Внешняя память:</b> Магнитные диски. Организация данных и форматирование. Характеристики дисковых систем. Массивы магнитных дисков с избыточностью. Повышение производительности дисковой подсистемы. Повышение отказоустойчивости дисковой подсистемы. Уровни RAID массива. Оптическая память. Организация хранения данных на оптическом диске. Технологии записи. Магнитные ленты. Организация хранения данных на магнитной ленте.	–
<b>5.</b>	<b>Система ввода/вывода</b>		–
5.1	Внешние устройства	<b>Внешние устройства:</b> Назначение и функции системы ввода/вывода. Способы подключений системы ввода/вывода к ядру вычислительной машины. Адресное пространство ввода/вывода. Совмещенное адресное пространство. Выделенное адресное пространство. Обобщенная структура внешнего устройства. Модули ввода/вывода. Функции модуля. Структура модуля.	–
5.2	Методы управления вводом/выводом	<b>Методы управления вводом/выводом:</b> Программно управляемый ввод/вывод. Типы команд ввода/вывода. Обобщенный алгоритм программно управляемого ввода/вывода данных. Ввод/вывод по прерываниям. Взаимодействие внешнего устройства и ядра ВМ. Запрос на прерывание. Идентификация устройства. Обработчик запроса на прерывание. Прямой доступ к памяти. Захват шины. Контроллер прямого доступа к памяти. Каналы и процессоры ввода/вывода.	–



### 4.3. Лабораторные работы

<i>№ п/п</i>	<i>Номер раздела дисциплины</i>	<i>Наименование тем лабораторных работ</i>	<i>Объем (час.)</i>	<i>Вид занятия в интерактивной, активной, инновационной формах, (час.)</i>
1.	1.-5.	Архитектура ЭВМ и система команд	4	-
2.	1.-5.	Программирование разветвляющегося процесса	4	-
3.	1.-5.	Программирование цикла с переадресацией	4	-
4.	1.-5.	Подпрограммы и стек	6	-
5.	1.-5.	Командный цикл процессора	4	-
6.	1.-5.	Программирование внешних устройств	6	-
7.	1.-5.	Принципа работы кэш-памяти	6	-
<b>ИТОГО</b>			<b>34</b>	-

### 4.4. Практические занятия

Учебным планом не предусмотрены.

### 4.5. Контрольные мероприятия: курсовой проект (курсовая работа), контрольная работа, РГР, реферат

Учебным планом не предусмотрены.

**5. МАТРИЦА СООТНЕСЕНИЯ РАЗДЕЛОВ УЧЕБНОЙ ДИСЦИПЛИНЫ К ФОРМИРУЕМЫМ В НИХ КОМПЕТЕНЦИЯМ И ОЦЕНКЕ РЕЗУЛЬТАТОВ ОСВОЕНИЯ ДИСЦИПЛИНЫ**

<i>Компетенции</i>  <i>№, наименование разделов дисциплины</i>	<i>Кол-во часов</i>	<i>Компетенции</i>		$\Sigma$ <i>комп.</i>	<i>t<sub>ср</sub>, час</i>	<i>Вид учебной работы</i>	<i>Оценка результатов</i>
		<i>ОПК</i>					
		<i>1</i>	<i>3</i>				
<b>1.</b> Концепция вычислительной машины с хранимой в памяти программой	9	+	–	1	9	Лекция, ЛР, СРС	экзамен
<b>2.</b> Архитектура систем команд	26	+	–	1	26	Лекция, ЛР, СРС	экзамен
<b>3.</b> Функциональная организация ЭВМ	26	–	+	1	26	Лекция, ЛР, СРС	экзамен
<b>4.</b> Память	26	–	+	1	26	Лекция, ЛР, СРС	экзамен
<b>5.</b> Система ввода/вывода	21	–	+	1	21	Лекция, ЛР, СРС	экзамен
<b><i>всего часов</i></b>	<b>108</b>	35	73	<b>1</b>	<b>27</b>		

## 6. ПЕРЕЧЕНЬ УЧЕБНО-МЕТОДИЧЕСКОГО ОБЕСПЕЧЕНИЯ ДЛЯ САМОСТОЯТЕЛЬНОЙ РАБОТЫ ОБУЧАЮЩИХСЯ ПО ДИСЦИПЛИНЕ

1. Дулепов Е.Г. Логическое проектирование управляющего автомата микропроцессора: методические указания к выполнению курсовой работы / Е. Г. Дулепов, А. С. Толстикова. - Братск : БрГУ, 2012. - 43 с.

## 7. ПЕРЕЧЕНЬ ОСНОВНОЙ И ДОПОЛНИТЕЛЬНОЙ ЛИТЕРАТУРЫ, НЕОБХОДИМОЙ ДЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ

№	Наименование издания	Вид занятия (Лк, ЛР, КР)	Количество экземпляров в библиотеке, шт.	Обеспеченность, (экз./чел.)
1	2	3	4	5
<b>Основная литература</b>				
1.	Гуров В.В. Архитектура и организация ЭВМ / В.В. Гуров, В.О. Чуканов. - 2-е изд., испр. - М. : Национальный Открытый Университет «ИНТУИТ», 2016. - 184 с. : ил., схем. - (Основы информационных технологий). - Библиогр. в кн. - ISBN 5-9556-0040-X ; То же [Электронный ресурс]. - URL: <a href="http://biblioclub.ru/index.php?page=book&amp;id=429021">http://biblioclub.ru/index.php?page=book&amp;id=429021</a> .	Лк, ЛР, КР	ЭР	1
2.	Архитектура ЭВМ и систем / Ю.Ю. Громов, О.Г. Иванова, М.Ю. Серегин и др. ; Министерство образования и науки РФ, ФГБОУ ВПО «Тамбовский государственный технический университет». - Тамбов : Издательство ФГБОУ ВПО «ТГТУ», 2012. - 200 с. - Библиогр. в кн. ; То же [Электронный ресурс]. URL: <a href="http://biblioclub.ru/index.php?page=book&amp;id=277352">http://biblioclub.ru/index.php?page=book&amp;id=277352</a> .	Лк, ЛР, КР	ЭР	1
<b>Дополнительная литература</b>				
3.	Цилькер Б.Я. Организация ЭВМ и систем: учебник для вузов / Б.Я. Цилькер, С.А. Орлов. – СПб.: Питер, 2004. - 668 с.	Лк, ЛР, КР	45	1
4.	Жмакин А.П. Архитектура ЭВМ: учебное пособие для вузов/ А.П. Жмакин. – СПб.: БХВ-Петербург, 2006. – 320 с.	Лк, ЛР, КР	5	0,25
5.	Кирнос, В.Н. Введение в вычислительную технику: основы организации ЭВМ и программирование на Ассемблере : учебное пособие / В.Н. Кирнос ; Министерство образования и науки РФ, Томский Государственный Университет Систем Управления и Радиоэлектроники (ТУСУР). - Томск : Эль Контент, 2011. - 172 с. : ил., табл., схем. - ISBN 978-5-4332-0019-7 ; То же [Электронный ресурс]. - URL: <a href="http://biblioclub.ru/index.php?page=book&amp;id=208652">http://biblioclub.ru/index.php?page=book&amp;id=208652</a> .	Лк, ЛР, КР	ЭР	1

## 8. ПЕРЕЧЕНЬ РЕСУРСОВ ИНФОРМАЦИОННО - ТЕЛЕКОММУНИКАЦИОННОЙ СЕТИ «ИНТЕРНЕТ» НЕОБХОДИМЫХ ДЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ

1. Электронный каталог библиотеки БрГУ  
[http://irbis.brstu.ru/CGI/irbis64r\\_15/cgiirbis\\_64.exe?LNG=&C21COM=F&I21DBN=BOOK&P21DBN=BOOK&S21CNR=&Z21ID=](http://irbis.brstu.ru/CGI/irbis64r_15/cgiirbis_64.exe?LNG=&C21COM=F&I21DBN=BOOK&P21DBN=BOOK&S21CNR=&Z21ID=).
2. Электронная библиотека БрГУ <http://ecat.brstu.ru/catalog> .
3. Электронно-библиотечная система «Университетская библиотека online»  
<http://biblioclub.ru> .
4. Информационная система «Единое окно доступа к образовательным ресурсам»  
<http://window.edu.ru/>.
5. Научная электронная библиотека «eLIBRARY.ru» <http://elibrary.ru/>.
6. Федеральная университетская компьютерная сеть России <http://www.runnet.ru/>.
7. Каталог учебников, оборудования, электронных ресурсов <http://ndce.edu.ru/>.
8. Научная электронная библиотека «КИБЕРЛЕНИНКА» <http://cyberleninka.ru/>.
9. Университетская информационная система РОССИЯ (УИС РОССИЯ)  
<http://uisrussia.msu.ru/>
10. Национальный Открытый университет – Интуит (Интернет-университет информационных технологий) <https://www.intuit.ru/>

## 9. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ

Вид учебных занятий	Организация деятельности обучающихся
1	2
Лекции	Написание конспекта лекций: кратко, последовательно фиксировать основные положения, выводы, формулировки, обобщения; пометить важные мысли, выделять ключевые слова, термины. Проверка терминов с помощью энциклопедий, словарей, справочников с выписыванием толкований в тетрадь. Обозначить вопросы, термины, материал, который вызывает трудности, пометить и попытаться найти ответ в рекомендуемой литературе.
Лабораторные работы	Работа с конспектом лекций, обобщение, систематизация, углубление и конкретизация полученных теоретических знаний, выработка способности и готовности их использования на практике. Развитие интеллектуальных умений, подготовка ответов к контрольным вопросам, работа с основной и дополнительной литературой, необходимой для освоения дисциплины, выполнение заданий, решение задач, активное участие в интерактивной, активной, инновационной формах обучения, составление письменных отчетов.
Самостоятельная работа обучающихся	<i>Подготовка к лабораторным работам.</i> Проработка основной и дополнительной литературы, терминов, сведений, формул требующихся для запоминания и являющихся основополагающими в разделе. Конспектирование прочитанных литературных источников. Проработка материалов по изучаемому вопросу, с использованием на рекомендуемых ресурсах информационно-телекоммуникационной сети «Интернет». Выполнение заданий преподавателя, необходимых для подготовки к участию в интерактивной, активной,

	<p>инновационных формах обучения по изучаемой теме.  <i>Подготовка к экзамену.</i> При подготовке к экзамену необходимо ориентироваться на конспекты лекций, рекомендуемую литературу, использовать рекомендуемые ресурсы информационно-телекоммуникационной сети «Интернет».</p>
--	---

## 9.1. Методические указания для обучающихся по выполнению лабораторных работ

### Лабораторная работа № 1. Архитектура ЭВМ и система команд

Цель работы: Знакомство с интерфейсом модели ЭВМ, методами ввода и отладки программы, действиями основных классов команд и способов адресации.

Задание:

1. Ввести программу в память ЭВМ.
2. Записать в ОЗУ программу.
3. При необходимости установить начальное значение в устройство ввода IR.
4. Определить те программно-доступные объекты ЭВМ, которые будут изменяться при выполнении этих команд.
5. Выполнить в режиме Шаг введенную последовательность команд, фиксируя изменения значений объектов.
6. Если в программе образуется цикл, необходимо просмотреть не более двух повторений каждой команды, входящей в тело цикла

Порядок выполнения:

1. Запустить учебную ЭВМ.
2. Выполнить задания.

Форма отчетности:

Отчет по лабораторной работе с титульным листом. Отчет должен содержать название работы, цель, задание и результат выполнения задания.

Задания для самостоятельной работы:

1. Изучить назначение регистров окна Процессор.
2. Ознакомиться с системой команд.

Рекомендации по выполнению заданий и подготовке к лабораторной работе

При подготовке и выполнении лабораторной работы рекомендуется использовать материал лекций соответствующих разделов и литературу, предложенную для изучения данной дисциплины.

Рекомендуемые источники

1. Википедия // Электронный ресурс [Режим доступа: свободный] <http://ru.wikipedia.org/>

Основная литература

Источники 1-2, указанные в разделе 7.

Дополнительная литература

Источники 3-5, указанные в разделе 7.

Контрольные вопросы для самопроверки

1. Из каких основных частей состоит ЭВМ и какие из них представлены в модели?
2. Что такое система команд ЭВМ?
3. Какие действия выполняют команды передачи управления?

### Лабораторная работа № 2. Программирование разветвляющегося процесса

Цель работы: Изучить особенности команд условной передачи управления.

Задание:

1. Разработать программу вычисления и вывода значения функции.

2. Ввести текст программы в окно Текст программы.
3. Ассемблировать текст программы.
4. Отладить программу.
5. Для выбранного допустимого значения аргумента  $x$  наблюдать выполнение отлаженной программы в режиме Шаг.

Порядок выполнения:

1. Запустить учебную ЭВМ.
2. Выполнить задания.

Форма отчетности:

Отчет по лабораторной работе с титульным листом. Отчет должен содержать название работы, цель, задание и результат выполнения задания.

Задания для самостоятельной работы:

1. Изучить способы отладки программы.
2. Изучить особенности работы команд условной передачи управления.

Рекомендации по выполнению заданий и подготовке к лабораторной работе

При подготовке и выполнении лабораторной работы рекомендуется использовать материал лекций соответствующих разделов и литературу, предложенную для изучения данной дисциплины.

Рекомендуемые источники

1. Википедия // Электронный ресурс [Режим доступа: свободный] <http://ru.wikipedia.org/>

Основная литература

Источники 1-2, указанные в разделе 7.

Дополнительная литература

Источники 3-5, указанные в разделе 7.

Контрольные вопросы для самопроверки

1. Как работают команды передачи управления?
2. Что входит в понятие "отладка программы"?
3. Какие способы отладки программы можно реализовать в модели?

### **Лабораторная работа № 3. Программирование цикла с переадресацией**

Цель работы: Изучить способ обработки одномерного массива.

Задание:

1. Написать программу определения заданной характеристики последовательности чисел.
2. Записать программу в мнемосокодах, введя ее в поле окна Текст программы.
3. Сохранить набранную программу в виде текстового файла и произвести ассемблирование мнемосокодов.
4. Загрузить в ОЗУ необходимые константы и исходные данные.
5. Отладить программу.

Порядок выполнения:

1. Запустить учебную ЭВМ.
2. Выполнить задания.

Форма отчетности:

Отчет по лабораторной работе с титульным листом. Отчет должен содержать название работы, цель, задание и результат выполнения задания.

Задания для самостоятельной работы:

1. Изучить механизм работы косвенной адресации.
2. Изучить способ организации цикла в программе.

Рекомендации по выполнению заданий и подготовке к лабораторной работе

При подготовке и выполнении лабораторной работы рекомендуется использовать материал лекций соответствующих разделов и литературу, предложенную для изучения данной дисциплины.

#### Рекомендуемые источники

1. Википедия // Электронный ресурс [Режим доступа: свободный] <http://ru.wikipedia.org/>

#### Основная литература

Источники 1-2, указанные в разделе 7.

#### Дополнительная литература

Источники 3-5, указанные в разделе 7.

#### Контрольные вопросы для самопроверки

1. Как работает механизм косвенной адресации?
2. Какая ячейка будет адресована в команде с косвенной адресацией через ячейку 043, если содержимое этой ячейки равно 102347?
3. Как организовать цикл в программе?
4. Что такое параметр цикла?

### **Лабораторная работа № 4. Подпрограммы и стек**

Цель работы: Изучить механизм вызова подпрограмм.

#### Задание:

1. Составить и отладить программу учебной ЭВМ для решения следующей задачи: три массива в памяти заданы начальными адресами и длинами; вычислить и вывести на устройство вывода среднее арифметическое параметров этих массивов.
2. Записать программу в мнемокодах, введя ее в поле окна Текст программы.
3. Сохранить набранную программу в виде текстового файла и произвести ассемблирование мнемокодов.
4. Загрузить в ОЗУ необходимые константы и исходные данные.
5. Отладить программу.

#### Порядок выполнения:

1. Запустить учебную ЭВМ.
2. Выполнить задания.

#### Форма отчетности:

Отчет по лабораторной работе с титульным листом. Отчет должен содержать название работы, цель, задание и результат выполнения задания.

#### Задания для самостоятельной работы:

1. Изучить механизм вызова подпрограмм.
2. Изучить работу стека.

#### Рекомендации по выполнению заданий и подготовке к лабораторной работе

При подготовке и выполнении лабораторной работы рекомендуется использовать материал лекций соответствующих разделов и литературу, предложенную для изучения данной дисциплины.

#### Рекомендуемые источники

1. Википедия // Электронный ресурс [Режим доступа: свободный] <http://ru.wikipedia.org/>

#### Основная литература

Источники 1-2, указанные в разделе 7.

#### Дополнительная литература

Источники 3-5, указанные в разделе 7.

### Контрольные вопросы для самопроверки

1. Какие действия выполняет процессор при реализации команды CALL?
2. Как поведет себя программа, если в ней вместо команд CALL M использовать команды JMP M?
3. После начальной установки процессора (сигнал Сброс) указатель стека SP устанавливается в 000. По какому адресу будет производиться запись в стек первый раз, если не загружать SP командой WRSP?
4. Как, используя механизмы постинкрементной и преддекрементной адресации, организовать дополнительный стек в произвольной области памяти, не связанный с SP?

### **Лабораторная работа № 5. Командный цикл процессора**

Цель работы: Изучить стандартный цикл команды.

#### Задание:

1. В основном окне программы включить Режим микрокоманд и вывести специальное окно Микрокомандный уровень.
2. Записать программу в мнемосокодах.
3. Сохранить набранную программу в виде текстового файла и произвести ассемблирование мнемосокодов.
4. Выполнить программу в режиме Шаг.
5. Зарегистрировать изменения состояния процессора и памяти.

#### Порядок выполнения:

1. Запустить учебную ЭВМ.
2. Выполнить задания.

#### Форма отчетности:

Отчет по лабораторной работе с титульным листом. Отчет должен содержать название работы, цель, задание и результат выполнения задания.

#### Задания для самостоятельной работы:

1. Изучить стандартный цикл команды.
2. Изучить цикл команды с косвенной адресацией.

#### Рекомендации по выполнению заданий и подготовке к лабораторной работе

При подготовке и выполнении лабораторной работы рекомендуется использовать материал лекций соответствующих разделов и литературу, предложенную для изучения данной дисциплины.

#### Рекомендуемые источники

1. Википедия // Электронный ресурс [Режим доступа: свободный] <http://ru.wikipedia.org/>

#### Основная литература

Источники 1-2, указанные в разделе 7.

#### Дополнительная литература

Источники 3-5, указанные в разделе 7.

### Контрольные вопросы для самопроверки

1. Какие микрокоманды связаны с изменением состояния аккумулятора?
2. Попробуйте составить микропрограмму (последовательность микрокоманд, реализующих команду) для несуществующей команды "умножение модулей чисел".
3. Что изменится в работе процессора, если в каждой микропрограмме микрокоманду увеличения программного счетчика  $PC := PC + 1$  переместить в самый конец микропрограммы?

### **Лабораторная работа № 6. Программирование внешних устройств**

Цель работы: Изучить способы организации обмена процессора и данных внешних



устройств.

Задание:

1. Написать программу .
2. Записать программу в мнемокодах, введя ее в поле окна Текст программы.
3. Сохранить набранную программу в виде текстового файла и произвести ассемблирование мнемокодов.
4. Загрузить в ОЗУ необходимые константы и исходные данные.
5. Отладить программу.

Порядок выполнения:

1. Запустить программную модель учебной ЭВМ и подключить к ней определенные в задании внешние устройства.
2. Выполнить задания.

Форма отчетности:

Отчет по лабораторной работе с титульным листом. Отчет должен содержать название работы, цель, задание и результат выполнения задания.

Задания для самостоятельной работы:

1. Изучить работу внешнего устройства.
2. Изучить программно-управляемый обмен данных.
2. Изучить обмен данных по прерываниям внешних устройств.

Рекомендации по выполнению заданий и подготовке к лабораторной работе

При подготовке и выполнении лабораторной работы рекомендуется использовать материал лекций соответствующих разделов и литературу, предложенную для изучения данной дисциплины.

Рекомендуемые источники

1. Википедия // Электронный ресурс [Режим доступа: свободный] <http://ru.wikipedia.org/>

Основная литература

Источники 1-2, указанные в разделе 7.

Дополнительная литература

Источники 3-5, указанные в разделе 7.

Контрольные вопросы для самопроверки

1. При каких условиях устанавливается и сбрасывается флаг готовности клавиатуры?
2. Возможно ли в блоке таймеров организовать работу всех трех таймеров с разной тактовой частотой?
3. Как при получении запроса на прерывание от блока таймеров определить номер таймера, достигшего состояния 99 999 (00 000)?
4. В какой области памяти модели ЭВМ могут располагаться программы - обработчики прерываний?
5. Какие изменения в работе отлаженной вами второй программы произойдут, если завершить обработчик прерываний командой RET, а не IRET?

**Лабораторная работа № 7. Принцип работы кэш-памяти**

Цель работы: Проверить работу различных алгоритмов замещения при различных режимах записи

Задание:

1. Написать программу.
2. Выполнить программу с подключенной кэш-памятью (размером 4 и 8 ячеек) в шаговом режиме для двух вариантов алгоритмов замещения.

#### Порядок выполнения:

1. Ввести в модель учебной ЭВМ текст программы, ассемблировать его и сохранить на диске в виде txt-файла.
2. Установить параметры кэш-памяти размером 4 ячейки, выбрать режим записи и алгоритм замещения.
3. В шаговом режиме выполнить программу, фиксируя после каждого шага состояние кэш-памяти
4. Для одной из команд записи (WR) перейти в режим Такт и отметить, в каких микрокомандах происходит изменение кэш-памяти.
5. Для кэш-памяти размером 8 ячеек установить параметры и выполнить программу в шаговом режиме еще раз, фиксируя последовательность номеров замещаемых ячеек кэш-памяти.

#### Форма отчетности:

Отчет по лабораторной работе с титульным листом. Отчет должен содержать название работы, цель, задание и результат выполнения задания.

#### Задания для самостоятельной работы:

1. Изучить механизм кэш-памяти.
2. Изучить алгоритмы замещения в заполненной кэш-памяти.

#### Рекомендации по выполнению заданий и подготовке к лабораторной работе

При подготовке и выполнении лабораторной работы рекомендуется использовать материал лекций соответствующих разделов и литературу, предложенную для изучения данной дисциплины.

#### Рекомендуемые источники

1. Википедия // Электронный ресурс [Режим доступа: свободный] <http://ru.wikipedia.org/>

#### Основная литература

Источники 1-2, указанные в разделе 7.

#### Дополнительная литература

Источники 3-5, указанные в разделе 7.

#### Контрольные вопросы для самопроверки

1. В чем смысл включения кэш-памяти в состав ЭВМ?
2. Как работает кэш-память в режиме обратной записи? Сквозной записи?
3. Как зависит эффективность работы ЭВМ от размера кэш-памяти?
4. Какие алгоритмы замещения ячеек кэш-памяти вам известны?

## **10. ПЕРЕЧЕНЬ ИНФОРМАЦИОННЫХ ТЕХНОЛОГИЙ, ИСПОЛЬЗУЕМЫХ ПРИ ОСУЩЕСТВЛЕНИИ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ПО ДИСЦИПЛИНЕ**

- ОС Windows 7 Professional.
- Microsoft Office 2007 Russian Academic OPEN No Level.
- Антивирусное программное обеспечение Kaspersky Security
- Учебная ЭВМ (CompModel).

**11. ОПИСАНИЕ МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЙ БАЗЫ, НЕОБХОДИМОЙ  
ДЛЯ ОСУЩЕСТВЛЕНИЯ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ПО ДИСЦИПЛИНЕ**

<i>Вид занятия</i>	<i>Наименование аудитории</i>	<i>Перечень основного оборудования</i>	<i>№ ЛЗ</i>
Лк	Мультимедийный класс	Интерактивная доска SMART Board 680I со встроенным проектором UX60. ПК: AMD Athlon™7550 Dual-Core Processor 250 GHz/RAM 2Gb/HDD; Монитор Samsung 943N MY19LS	–
ЛР	Дисплейный класс	8-ПК: P-IV (3,0 GHz/ 160Gb/1Gb/DVD-ROM); 4-ПК: AMD Athlon 64 5GHz/250Gb/2Gb/DVD-RW, 2 ядра; Мониторы LCD 19Samsung 943 и TFT 19 LG1953S-SF; Акустическая система MSSSP-205B	1–7
СР	Читальный зал №1	10 ПК i5-2500/H67/4Gb. Монитор TFT19 Samsung. Принтер HP LaserJet P2055D	–

**ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ДЛЯ ПРОВЕДЕНИЯ  
ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ОБУЧАЮЩИХСЯ ПО ДИСЦИПЛИНЕ**

**1. Описание фонда оценочных средств (паспорт)**

№ компетенции	Элемент компетенции	Раздел	Тема	ФОС	
ОПК-1	способность использовать базовые знания естественных наук, математики и информатики, основные факты, концепции, принципы теорий, связанных с прикладной математикой и информатикой	1. Концепция вычислительной машины с хранимой в памяти программой	1.1. Концепция фон Неймана построения вычислительной машины.	Экзаменационные вопросы 1.1 – 1.7	
		2. Архитектура систем команд	2.1. Классификация архитектур систем команд.		Экзаменационные вопросы 2.1 – 2.12
			2.2. Типы и форматы операндов.		
			2.3. Типы команд.		
2.4. Форматы команд.					
ОПК-3	способностью к разработке алгоритмических и программных решений в области системного и прикладного программирования, математических, информационных и имитационных моделей, созданию информационных ресурсов глобальных сетей, образовательного контента, прикладных баз данных, тестов и средств тестирования систем и средств на соответствие стандартам и исходным требованиям	3. Функциональная организация ЭВМ	3.1. Функциональная схема вычислительной машины.	Экзаменационные вопросы 3.1 – 3.7	
			3.2. Цикл команды.		
		4. Память	4.1. Организация памяти в ВМ.	Экзаменационные вопросы 4.1 – 4.10	
			4.2. Основная память.		
			4.3. Кэш-память.		
			4.4. Внешняя память.		
		5. Система ввода/вывода	5.1. Внешние устройства.	Экзаменационные вопросы 5.1 – 5.5	
5.2. Методы управления вводом/выводом.					

**2. Экзаменационные вопросы**

№ п/п	Компетенции		ЭКЗАМЕНАЦИОННЫЕ ВОПРОСЫ	№ и наименование раздела
	Код	Определение		
1	2	3	4	5
1.	ОПК-1	способность использовать базовые знания естественных наук, математики и информатики, основные факты, концепции, принципы теорий, связанных с прикладной математикой и информатикой	1.1 Принцип двоичного кодирования.	1. Концепция фон Неймана построения вычислительной машины
			1.2 Принцип программного управления.	
			1.3 Принцип однородности памяти.	
			1.4 Принцип адресности.	
			1.5 Структура фон-неймановской вычислительной машины.	
			1.6 Структура ВМ с непосредственными связями.	
			1.7 Структура ВМ на базе общей шины.	

1	2	3	4	5
			<p><b>2.1</b> Классификация по составу и сложности команд.</p> <p><b>2.2</b> Классификация по месту хранения операндов.</p> <p><b>2.3</b> Числовая информация.</p> <p><b>2.4</b> Символьная информация.</p> <p><b>2.5</b> Графическая информация.</p> <p><b>2.6</b> Видеоинформация.</p> <p><b>2.7</b> Аудиоинформация.</p> <p><b>2.8</b> Команды пересылки данных.</p> <p><b>2.9</b> Команды арифметической и логической обработки.</p> <p><b>2.10</b> Длина команды.</p> <p><b>2.11</b> Количество адресов в команде.</p> <p><b>2.12</b> Способы адресации операндов.</p>	<p><b>2.</b> Архитектура систем команд</p>
2.	ОПК-3	<p>способностью к разработке алгоритмических и программных решений в области системного и прикладного программирования, математических, информационных и имитационных моделей, созданию информационных ресурсов глобальных сетей, образовательного контента, прикладных баз данных, тестов и средств тестирования систем и средств на соответствие стандартам и исходным требованиям</p>	<p><b>3.1</b> Устройство управления.</p> <p><b>3.2</b> Арифметико-логическое устройство.</p> <p><b>3.3</b> Основная память.</p> <p><b>3.4</b> Модуль ввода/вывода.</p> <p><b>3.5</b> Стандартный цикл команды.</p> <p><b>3.6</b> Машинный цикл с косвенной адресацией.</p> <p><b>3.7</b> Машинный цикл с прерыванием.</p> <p><b>4.1</b> Характеристика систем памяти.</p> <p><b>4.2</b> Иерархия запоминающих устройств.</p> <p><b>4.3</b> Блочная организация основной памяти.</p> <p><b>4.4</b> Оперативные запоминающие устройства.</p> <p><b>4.5</b> Постоянные запоминающие устройства.</p> <p><b>4.6</b> Назначение и характеристики кэш-памяти.</p> <p><b>4.7</b> Алгоритмы замещения информации в заполненной кэш-памяти.</p> <p><b>4.8</b> Способы отображения оперативной памяти на кэш-память.</p> <p><b>4.9</b> Алгоритмы согласования содержимого кэш-памяти и основной памяти.</p> <p><b>4.10</b> Массивы магнитных дисков с избыточностью.</p> <p><b>5.1</b> Адресное пространство ввода/вывода.</p> <p><b>5.2</b> Обобщенная структура внешнего устройства.</p> <p><b>5.3</b> Программно управляемый ввод/вывод.</p> <p><b>5.4</b> Ввод/вывод по прерываниям.</p> <p><b>5.5</b> Прямой доступ к памяти.</p>	<p><b>3.</b> Функциональная организация ЭВМ</p> <p><b>4.</b> Память</p> <p><b>5.</b> Система ввода/вывода</p>

### 3. Описание показателей и критериев оценивания компетенций

Показатели	Оценка	Критерии
<p><b>Знать:</b> (ОПК-1):</p> <ul style="list-style-type: none"> <li>– современные тенденции развития вычислительной техники;</li> </ul> <p>(ОПК-3):</p> <ul style="list-style-type: none"> <li>– характеристики вычислительных машин и систем;</li> <li>– архитектуру систем команд;</li> </ul> <p><b>Уметь:</b> (ОПК-1):</p> <ul style="list-style-type: none"> <li>– осуществлять выбор архитектуры вычислительной системы для решения практических задач;</li> </ul> <p>(ОПК-3):</p> <ul style="list-style-type: none"> <li>– осуществлять выбор аппаратной части информационной системы;</li> </ul> <p><b>Владеть:</b> (ОПК-1):</p> <ul style="list-style-type: none"> <li>– навыками программирования на языке ассемблер;</li> </ul> <p>(ОПК-3):</p> <ul style="list-style-type: none"> <li>– навыками оценки аппаратной части информационной системы.</li> </ul>	<b>отлично</b>	<p>Оценка «отлично» выставляется в случае, если студент демонстрирует:</p> <ul style="list-style-type: none"> <li>– всестороннее систематическое знание программного материала;</li> <li>– правильное выполнение типовых заданий, направленных на применение программного материала;</li> <li>– правильное применение основных положений программного материала.</li> </ul>
	<b>хорошо</b>	<p>Оценка «хорошо» выставляется в случае, если студент демонстрирует:</p> <ul style="list-style-type: none"> <li>– недостаточно полное знание программного материала;</li> <li>– выполнение с несущественными ошибками типовых заданий, направленных на применение программного материала;</li> <li>– применение с несущественными ошибками основных положений программного материала.</li> </ul>
	<b>удовлетворительно</b>	<p>Оценка «удовлетворительно» выставляется в случае, если студент демонстрирует:</p> <ul style="list-style-type: none"> <li>– частичное знание программного материала;</li> <li>– частичное выполнение типовых заданий, направленных на применение программного материала;</li> <li>– частичное применение основных положений программного материала.</li> </ul>
	<b>неудовлетворительно</b>	<p>Оценка «неудовлетворительно» выставляется в случае, если студент демонстрирует:</p> <ul style="list-style-type: none"> <li>– существенные пробелы в знании программного материала;</li> <li>– принципиальные ошибки при выполнении типовых заданий, направленных на применение программного материала;</li> <li>– невозможность применения основных положений программного материала.</li> </ul>

### 4. Методические материалы, определяющие процедуры оценивания знаний, умений, навыков и опыта деятельности

Цель и задачи дисциплины «Архитектура компьютеров» представлены в разделе 1 настоящей рабочей программы. Место дисциплины в структуре образовательной программы представлено в разделе 2 настоящей рабочей программы. Распределение объема дисциплины по формам обучения с указанием видов учебных занятий представлено в разделе 3 настоящей рабочей программы. Содержание дисциплины указано в разделе 4 настоящей рабочей программы.

Учебно-методические материалы для самостоятельной работы студентов по дисциплине находятся в свободном доступе в соответствии с разделом 6 настоящей рабочей программы.

При изучении дисциплины необходимо использовать литературу, указанную в разделе 7 настоящей рабочей программы, а также перечень ресурсов информационно-телекоммуникационной сети «Интернет», представленных в разделе 8 настоящей рабочей программы.

Консультации для студентов по дисциплине проводятся в соответствии с графиком проведения консультаций, представленном на стенде кафедры, за которой закреплена указанная дисциплина.

К экзамену допускаются студенты очной формы обучения, которые выполнили и оформили все лабораторные работы, предусмотренные в конкретном семестре. Методические указания по выполнению и оформлению представлены в разделе 9.1. настоящей рабочей программы.

Информационные технологии, используемые при освоении дисциплины, перечислены в разделе 10 настоящей рабочей программы.

Оценка знаний, умений, навыков осуществляется в процессе промежуточной аттестации обучающихся по дисциплине, которая осуществляется в виде экзамена. Для оценивания знаний, умений, навыков используются ФОС по дисциплине, содержащий экзаменационные билеты, вопросы к зачету и типовые задания.

Экзамен проводится в письменной форме по выданному преподавателем заданию.

По итогам выполненного задания преподаватель оценивает уровень знаний, умений, навыков. Описание показателей и критериев оценивания компетенций, сформированных по итогам изучения дисциплины, представлено в разделе 3 Приложения 1 настоящей рабочей программы. Основными оценочными средствами при проведении промежуточной аттестации являются экзаменационные вопросы.

## АННОТАЦИЯ рабочей программы дисциплины Архитектура компьютеров

### 1. Цель и задачи дисциплины

Цель изучения дисциплины – освоение принципов построения и функционирования базовых архитектур ЭВМ.

Задачами изучения дисциплины является:

- образование системы сведений о базовых принципах построения вычислительных машин;
- ознакомление с современными тенденциями развития вычислительной техники;
- овладение навыками оценки и выбора аппаратной части информационных систем.

### 2. Структура дисциплины

2.1. Распределение трудоемкости по отдельным видам учебных занятий, включая самостоятельную работу: лекций – 17 часов, лабораторные работы – 34 часов, самостоятельная работа обучающихся – 57 часа.

Общая трудоемкость дисциплины составляет 144 часов, 4 зачетных единицы.

2.2. Основные разделы дисциплины:

- 1 – Концепция вычислительной машины с хранимой в памяти программой.
- 2 – Архитектура систем команд.
- 3 – Функциональная организация ЭВМ.
- 4 – Память.
- 5 – Система ввода/вывода.

### 3. Планируемые результаты обучения (перечень компетенций)

Процесс изучения дисциплины направлен на формирование следующих компетенций:

ОПК-1 способность использовать базовые знания естественных наук, математики и информатики, основные факты, концепции, принципы теорий, связанных с прикладной математикой и информатикой;

ОПК-3 способностью к разработке алгоритмических и программных решений в области системного и прикладного программирования, математических, информационных и имитационных моделей, созданию информационных ресурсов глобальных сетей, образовательного контента, прикладных баз данных, тестов и средств тестирования систем и средств на соответствие стандартам и исходным требованиям.

### 4. Вид промежуточной аттестации: экзамен.



*Протокол о дополнениях и изменениях в рабочей программе  
на 20\_\_-20\_\_ учебный год*

1. В рабочую программу по дисциплине вносятся следующие дополнения:

\_\_\_\_\_

\_\_\_\_\_

2. В рабочую программу по дисциплине вносятся следующие изменения:

\_\_\_\_\_

\_\_\_\_\_

\_\_\_\_\_

Протокол заседания кафедры № \_\_\_\_\_ от «\_\_» \_\_\_\_\_ 20\_\_ г.,  
*(разработчик)*

Заведующий кафедрой \_\_\_\_\_  
*(подпись)*

\_\_\_\_\_  
*(Ф.И.О.)*

Программа составлена в соответствии с федеральным государственным образовательным стандартом высшего образования по направлению подготовки 01.03.02 Прикладная математика и информатика от «12» марта 2015 г. № 228 и

для набора 2015 года учебным планом ФГБОУ ВО «БрГУ» для очной формы обучения от «13» июля 2015 г. № 475

для набора 2016 года учебным планом ФГБОУ ВО «БрГУ» для очной формы обучения от «06» июня 2016г. № 429

для набора 2017 года учебным планом ФГБОУ ВО «БрГУ» для очной формы обучения от «6» марта 2017г. № 125

для набора 2018 года учебным планом ФГБОУ ВО «БрГУ» для очной формы обучения от «12» марта 2018г. №130

**Программу составили:**

Толстикова А.С., доцент каф. ИиПМ \_\_\_\_\_

Рабочая программа рассмотрена и утверждена на заседании кафедры ИиПМ от «19» декабря 2018 г., протокол № 5

И.о. заведующего кафедрой ИиПМ \_\_\_\_\_ А.С. Толстикова

СОГЛАСОВАНО:

Заведующий выпускающей кафедрой МиФ \_\_\_\_\_ О.И. Медведева

Директор библиотеки \_\_\_\_\_ Т.Ф. Сотник

Рабочая программа одобрена методической комиссией ЕН факультета

от «20» декабря 2018 г., протокол № 4

Председатель методической комиссии факультета \_\_\_\_\_ М.А. Варданян

СОГЛАСОВАНО:

Начальник учебно-методического управления \_\_\_\_\_ Г.П. Нежевец

Регистрационный № \_\_\_\_\_