

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Луковникова Елена Ивановна
Должность: Проректор по учебной работе
Дата подписания: 21.12.2021 17:23:37
Уникальный программный ключ:
890f5aae3463de1924cbcf76ac5d7ab89e9fe3d2

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ
ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ
ВЫСШЕГО ОБРАЗОВАНИЯ

"БРАТСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ"



УТВЕРЖДАЮ

Проректор по учебной работе

Е.И. Луковникова
Е.И. Луковникова

18 мар 2021 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

Б1.В.ДВ.03.02 Микроконтроллеры и микропроцессоры в системах управления

Закреплена за кафедрой **Управления в технических системах**

Учебный план bs270304_21_УТС.plx
27.03.04 Управление в технических системах

Квалификация **Бакалавр**

Форма обучения **заочная**

Общая трудоемкость **3 ЗЕТ**

Виды контроля на курсах:

Зачет 3

Распределение часов дисциплины по курсам

Курс	3		Итого	
	уп	рп		
Лекции	2	2	2	2
Лабораторные	2	2	2	2
В том числе инт.	2	2	2	2
Итого ауд.	4	4	4	4
Контактная работа	4	4	4	4
Сам. работа	100	100	100	100
Часы на контроль	4	4	4	4
Итого	108	108	108	108

Программу составил(и):
к.т.н., доц., Колтыгин Д.С. Колтыгин Д.С.
Рабочая программа дисциплины

Микроконтроллеры и микропроцессоры в системах управления

разработана в соответствии с ФГОС:

Федеральный государственный образовательный стандарт высшего образования - бакалавриат по направлению подготовки 27.03.04 Управление в технических системах (приказ Минобрнауки России от 31.07.2020 г. № 871)

составлена на основании учебного плана:

27.03.04 Управление в технических системах
утвержденного приказом ректора от 01.03.2021 протокол № 80.

Рабочая программа одобрена на заседании кафедры

Управления в технических системах

Протокол от 09 апреля 2024 г. № 9

Срок действия программы: 2024 - 2025 уч.г.

Зав. кафедрой Игнатьев И.В. Игнатьев И.В.

Председатель МКФ

старший преподаватель Латушкина С.В. 18 20 апреля 2024 г. Латушкина С.В.

Ответственный за реализацию ОПОП Игнатьев И.В.
(подпись) (ФИО)

Директор библиотеки Солнцева Е.П. Солнцева Е.П.
(подпись) (ФИО)

№ регистрации 1754
(методический отдел)

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ

1.1	Приобретение умений и навыков исследования проблем в своей предметной области, выбора методов и средств их решения, анализа результатов теоретических и экспериментальных исследований.
-----	---

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ООП

Цикл (раздел) ООП:	Б1.В.ДВ.03.02
2.1	Требования к предварительной подготовке обучающегося:
2.1.1	Вычислительные машины, системы и сети
2.1.2	Структуры и алгоритмы обработки данных
2.2	Дисциплины и практики, для которых освоение данной дисциплины (модуля) необходимо как предшествующее:
2.2.1	Прикладное программирование
2.2.2	Автоматизированные информационно - управляющие системы
2.2.3	Автоматизация технологических процессов и производств

3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

ПК-5 : Способен к выполнению технического задания на разработку автоматизированной системы управления технологическими процессами

Индикатор 1	ПК-5.4 Производит расчёты и проектирование отдельных блоков и устройств систем автоматизации и управления и выбирать стандартные средства автоматики, измерительной и вычислительной техники для проектирования систем автоматизации и управления в соответствии с техническим заданием
-------------	---

В результате освоения дисциплины обучающийся должен

3.1	Знать:
3.1.1	способы и алгоритмы программирования роботов-манипуляторов;методы настройки и управления роботами-манипуляторами
3.2	Уметь:
3.2.1	выбирать методы и средства управления и программирования;настраивать оборудование для выполнения заданных алгоритмов работы
3.3	Владеть:
3.3.1	навыками настройки, программирования и управления роботами-манипуляторами

4. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

Код занятия	Вид занятия	Наименование разделов и тем	Семестр / Курс	Часов	Компетенции	Литература	Инте ракт.	Примечание
	Раздел	Раздел 1. Введение, классификация, устройство микропроцессоров						
1.1	Лек	Введение. История развития микропроцессоров.	3	0,2	ПК-5	Л1.1 Л1.2 Л1.3Л2.1 Л2.2 Л2.3Л3.1 Э1	0	ПК-5.4
1.2	Лек	Классификация микропроцессоров.	3	0,2	ПК-5	Л1.1 Л1.2 Л1.3Л2.1 Л2.2 Л2.3Л3.1 Э1	0	ПК-5.4
1.3	Лек	Внутренняя структура микропроцессоров. Арифметико-логический блок.	3	0,2	ПК-5	Л1.1 Л1.2 Л1.3Л2.1 Л2.2 Л2.3Л3.1 Э1	0	ПК-5.4

1.4	Лаб	Регистры	3	1	ПК-5	Л1.1 Л1.2 Л1.3Л2.1 Л2.2 Л2.3Л3.1 Э1	1	ПК-5.4 Образовательные технологии с использованием интерактивных методов обучения
	Раздел	Раздел 2. Устройство управления , система команд						
2.1	Лек	Устройство управления.	3	0,4	ПК-5	Л1.1 Л1.2 Л1.3Л2.1 Л2.2 Л2.3Л3.1 Э1	0	ПК-5.4
2.2	Лек	Система команд микропроцессора.	3	0,2	ПК-5	Л1.1 Л1.2 Л1.3Л2.1 Л2.2 Л2.3Л3.1 Э1	0	ПК-5.4
2.3	Лек	Режимы работы микропроцессора.	3	0,2	ПК-5	Л1.1 Л1.2 Л1.3Л2.1 Л2.2 Л2.3Л3.1 Э1	0	ПК-5.4
2.4	Лаб	Система прерываний	3	1	ПК-5	Л1.1 Л1.2 Л1.3Л2.1 Л2.2 Л2.3Л3.1 Э1	1	ПК-5.4 Образовательные технологии с использованием интерактивных методов обучения
	Раздел	Раздел 3. Организация памяти, принципы программирования						
3.1	Лек	Принципы организации памяти.	3	0,2	ПК-5	Л1.1 Л1.2 Л1.3Л2.1 Л2.2 Л2.3Л3.1 Э1	0	ПК-5.4
3.2	Лек	Виртуальная память.	3	0,2	ПК-5	Л1.1 Л1.2 Л1.3Л2.1 Л2.2 Л2.3Л3.1 Э1	0	ПК-5.4
3.3	Лек	Принципы программирования микропроцессоров.	3	0,2	ПК-5	Л1.1 Л1.2 Л1.3Л2.1 Л2.2 Л2.3Л3.1 Э1	0	ПК-5.4
3.4	Ср	Подготовка к лабораторным работам	3	100	ПК-5	Л1.1 Л1.2 Л1.3Л2.1 Л2.2 Л2.3Л3.1 Э1	0	ПК-5.4
3.5	Зачёт	Зачет	3	4	ПК-5	Л1.1 Л1.2 Л1.3Л2.1 Л2.2 Л2.3Л3.1 Э1	0	ПК-5.4

5. ОБРАЗОВАТЕЛЬНЫЕ ТЕХНОЛОГИИ

Образовательные технологии с использованием интерактивных методов обучения (круглый стол (дискуссия, дебаты), семинар - исследование, семинар «Пресс – антипресс», мозговой штурм (брейнсторм, мозговая атака), деловые, имитационные, операционные и ролевые игры, case-study (анализ конкретных ситуаций, ситуационный анализ), мастер класс, дидактические игры)

6. ФОНД ОЦЕНОЧНЫХ СРЕДСТВ

6.1. Контрольные вопросы и задания

Вопросы

1. Введение. История развития микропроцессоров.
2. Внутренняя структура микропроцессоров. Принципы фон Неймана.
3. Классификация микропроцессоров.
4. Внутренняя структура микропроцессоров. Арифметико-логический блок.
5. Устройство управления.
6. Система команд микропроцессора.
7. Режимы работы микропроцессора.
8. Принципы формирования адресного пространства.
9. Система адресации.
10. Память как функциональный узел.

6.2. Темы письменных работ

Не предусмотрены учебным планом

6.3. Фонд оценочных средств

Вопросы к зачету

1. Введение. История развития микропроцессоров.
2. Внутренняя структура микропроцессоров. Принципы фон Неймана.
3. Классификация микропроцессоров.
4. Внутренняя структура микропроцессоров. Арифметико-логический блок.
5. Устройство управления.
6. Система команд микропроцессора.
7. Режимы работы микропроцессора.
8. Принципы формирования адресного пространства.
9. Система адресации.
10. Память как функциональный узел.
11. Принципы организации памяти.
12. Виртуальная память.
13. Прерывания.
14. Поддержка многозадачности.
15. Программы-отладчики.
16. Принципы программирования микропроцессоров.
17. Команды языка Ассемблер

Лабораторные работы

6.4. Перечень видов оценочных средств

Отчеты по лабораторным работам; вопросы к зачету

7. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

7.1. Рекомендуемая литература

7.1.1. Основная литература

	Авторы,	Заглавие	Издательство,	Кол-во	Эл. адрес
ЛП. 1	Пигарев Л. А.	Микропроцессорные системы автоматического управления: учебное пособие	Санкт-Петербург: Санкт-Петербургский государственный аграрный университет (СПбГАУ), 2017	1	http://biblioclub.ru/index.php?page=book&id=480402

	Авторы,	Заглавие	Издательство,	Кол-во	Эл. адрес
Л1. 2	Алиев М. Т., Буканова Т. С.	Микропроцессорные системы управления электроприводами: учебное пособие	Йошкар-Ола: Поволжский государственный технологический университет, 2017	1	http://biblioclub.ru/index.php?page=book&id=459451
Л1. 3	Сажнев А. М., Тырышкин И. С.	Цифровые устройства и микропроцессоры: учебное пособие	Новосибирск: ИЦ НГАУ «Золотой колос», 2015	1	http://biblioclub.ru/index.php?page=book&id=458701

7.1.2. Дополнительная литература

	Авторы,	Заглавие	Издательство,	Кол-во	Эл. адрес
Л2. 1	Сажнев А. М., Никулин А. В.	Цифровые устройства и микропроцессоры: учебно- методическое пособие	Новосибирск: Новосибирский государственный технический университет, 2017	1	http://biblioclub.ru/index.php?page=book&id=576503
Л2. 2	Матвеевко И. П.	Основы электроники и микропроцессорной техники: учебное пособие	Минск: РИПО, 2015	1	http://biblioclub.ru/index.php?page=book&id=463640
Л2. 3	Шишов О. В.	Аналого-цифровые каналы микропроцессорных систем управления: учебное пособие	Москва Берлин: Директ-Медиа, 2015	1	http://biblioclub.ru/index.php?page=book&id=363927

7.1.3. Методические разработки

	Авторы,	Заглавие	Издательство,	Кол-во	Эл. адрес
Л3. 1	Мясников В. И.	Микропроцессорные системы: учебное пособие по курсовому проектированию: учебное пособие	Йошкар-Ола: Поволжский государственный технологический университет, 2019	1	http://biblioclub.ru/index.php?page=book&id=562251

7.2. Перечень ресурсов информационно-телекоммуникационной сети "Интернет"

Э1	Электронная библиотека БрГУ	http://ecat.brstu.ru/catalog
----	-----------------------------	---

7.3.1 Перечень программного обеспечения

7.3.1.1	Microsoft Windows Professional 7 Russian Upgrade Academic OPEN No Level
7.3.1.2	Microsoft Office 2007 Russian Academic OPEN No Level
7.3.1.3	Microsoft Office Professional Plus 2010 Russian Academic OPEN 1 license No Level
7.3.1.4	Logisim
7.3.1.5	Microsoft Macro Assembler

7.3.2 Перечень информационных справочных систем

7.3.2.1	Электронная библиотека БрГУ
7.3.2.2	Электронный каталог библиотеки БрГУ
7.3.2.3	«Университетская библиотека online»

8. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

1346	Дисплейный класс	1. Учебная мебель. 2. ПК (системный блок AMD Athlon(tm) 64 X2 Dual Core Processor 5000+ 2.66 GHz, RAM 2GB, монитор LG 19") - 16. 3. Принтер лазерный HP Laser Jet P3005n. 4. Интерактивная доска SMARTBoard 680I со встроенным XGA проектором Unifi 35 (77"/195,6 см).
2201	читальный зал №1	Учебная мебель Оборудование 10- ПК i5-2500/H67/4Gb (монитор TFT19 Samsung); принтер HP Laser Jet P2055D

9. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ (МОДУЛЯ)

Материал лекции учитывается при подготовке к лабораторным занятиям.

Для освоения обучающимися дисциплины и достижения запланированных результатов обучения. Учебным планом предусмотрены лекции, лабораторные работы, самостоятельная работа студента, подготовка и сдача экзамена. В условиях рейтинговой системы контроля результаты текущего оценивания студента используются как показатель его текущего

рейтинга.

Текущий контроль успеваемости осуществляется в течение семестра, в ходе повседневной учебной работы. Данный вид контроля стимулирует у обучающегося стремление к систематической самостоятельной работе по изучению дисциплины. Обучающийся, пользуясь рабочей программой, основной и дополнительной литературой, сам организует процесс изучения дисциплины.

Самостоятельная работа способствует сознательному усвоению, углублению и расширению теоретических знаний; формирует необходимые профессиональные умения и навыки и совершенствует имеющиеся; происходит более глубокое осмысление методов научного и творческого познания конкретной дисциплины.

Основными формами такой работы являются:

- конспектирование лекций и прочитанного источника;
- проработка материалов прослушанной лекции;
- самостоятельное изучение программных вопросов, указанных преподавателем на лекциях и выполнение домашних заданий;
- обзор и обобщение литературы по интересующему вопросу;
- подготовка к лабораторным занятиям и зачету.